

2007_12/07_Fri

やっと。

今日は今週ずっと進めていたFLL回路(ver2.0)のプリント基板のパターン図が書き終わりました。
これで来週もう一度チェックして、OKならば、基盤の加工に移れる。
これできちんと動いてくれれば最高ですが・・・

毎週金曜日は後期で唯一の授業、デジタル信号処理があります。(他学科)
今日はZ変換、逆Z変換についてでした。
なんかラプラス変換と似ているなあ、といった印象でした。

この講義は毎回課題がでるのですが、今週はある式を逆Z変換しなさい、
といった課題です。

そしてやってみましたが、

できない。
なぜ??

もう疲れてきたので、帰ります。
以上!