

昨日の夜は日本代表の試合を見ながらZAPで飲んで、そのまま月見亭へ。
月見亭はいいとこでした。おじいさんがボトル一本おごってくれたし。
サッカーも引き分けだったけど、北京には行けるんで応援した甲斐がありました。

なのでそのまま飲んで寝てしまったので、今日は昨日の分も書こうかなと。

昨日のミーティングではFLLの回路図を発表して、あと三角波を発振する発振器についての説明をしました。
アドバイスをいただいたのは、やはりノイズ対策。
回路上で使わない信号はできる限り均一なGNDへ落とす工夫。
それで、これは回路図上では後はどうしようもない気がするので、パターン図で考えていくようにします。
大事になってくるのは電源まわりのバイパスコンデンサ、アンプのつなぎめのバッファ。
そしてアナログ回路のノイズ対策ではけっこう有名な、オペアンプの+、-の入力端子にコンデンサを入れる方法。
これで入力端子のRFノイズを除去できる。

この方法を駆使してパターン図におこしていく予定です。
パターン図も一つ一つのアンプをGNDで囲むのがベストらしいので、パターン図もこの方向で。

ここ最近ノイズ対策についてたくさん調べてきたけど、やはりノイズ自体が定義のあるものでもないで、
これだけやっておけば大丈夫といったような、万能策はないようです。
いろいろな策を講じて、経験値を積み上げていくしかないようすな。

芸名

ご指摘

[すべてのコメントを見る](#)