

早い

本日は盛岡非常に寒い！！

最高気温が7 です。
ニュースでは初雪を観測したとかしないとか。

今日の活動としては、午前はデジタル信号処理の講義を受け、
午後は本格的に回路の設計。

信号処理の講義ではFFT(高速フーリエ変換)の原理を学びました。
FFTが発見された当時は脚光を浴びるところか、

「そのFFTとあって、意味ねーじゃん、何の意味があんの??」

とまわりの研究者に見向きもされなかったそうです。
けれどここ近年、信号処理の分野では扱うデータ数が膨大になったことで、注目され
今では必要不可欠な信号処理方法となりました。

今日の講義中にアナログとデジタルの話が出て、
アナログは経験則が一番ものを言う！デジタルはアイデアが一番ものを言う！
たしかにそうかもしれないなーと思いながら、アナログをメインに研究を進めている自分としても
まだまだ、経験が足りないな。と戒めたわけです。

回路設計のほうは、だいたいまとまってきて、ノイズの基本的な勉強もして、ノイズ源の特定もできれば
すげーいいな。とか思っていました。
ノイズ対策はコンデンサとバッファでなんとかしながら。

来週のミーティングで回路図をだせるようにがんばってみたいです。

芸名

ご指摘

[すべてのコメントを見る](#)